

1AP7 Rec'd PCT/PTO 11 JUL 2006

PTO/SB/21 (09-04)

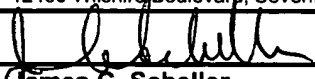
Approved for use through 07/31/2006. OMB 0651-0031

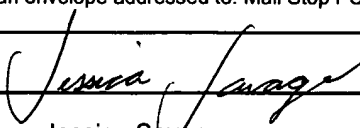
U.S. Patent and Trademark Office; U.S. DEPARTMENT OF COMMERCE

Under the Paperwork Reduction Act of 1995, no persons are required to respond to a collection of information unless it displays a valid OMB control number.

TRANSMITTAL FORM <i>(to be used for all correspondence after initial filing)</i>	Application Number	10/566,140	
	Filing Date	27 January 2006	
	First Named Inventor	Vadim Pisarevsky	
	Art Unit	Not yet assigned	
	Examiner Name	Not yet assigned	
Total Number of Pages in This Submission	33	Attorney Docket Number	42390P16123

ENCLOSURES (Check all that apply)		
<input type="checkbox"/> Fee Transmittal Form <input type="checkbox"/> Fee Attached <input type="checkbox"/> Amendment/Reply <input type="checkbox"/> After Final <input type="checkbox"/> Affidavits/declaration(s) <input type="checkbox"/> Extension of Time Request <input type="checkbox"/> Express Abandonment Request <input type="checkbox"/> Information Disclosure Statement <input checked="" type="checkbox"/> Certified Copy of Priority Document(s) <input type="checkbox"/> Reply to Missing Parts/Incomplete Application <input type="checkbox"/> Reply to Missing Parts under 37 CFR 1.52 or 1.53	<input type="checkbox"/> Drawing(s) <input type="checkbox"/> Licensing-related Papers <input type="checkbox"/> Petition <input type="checkbox"/> Petition to Convert to a Provisional Application <input type="checkbox"/> Power of Attorney, Revocation <input type="checkbox"/> Change of Correspondence Address <input type="checkbox"/> Terminal Disclaimer <input type="checkbox"/> Request for Refund <input type="checkbox"/> CD, Number of CD(s) _____ <input type="checkbox"/> Landscape Table on CD	<input type="checkbox"/> After Allowance Communication to TC <input type="checkbox"/> Appeal Communication to Board of Appeals and Interferences <input type="checkbox"/> Appeal Communication to TC (Appeal Notice, Brief, Reply Brief) <input type="checkbox"/> Proprietary Information <input type="checkbox"/> Status Letter <input checked="" type="checkbox"/> Other Enclosure(s) (please identify below): Return Receipt Postcard
Remarks Express Mail No. EV 841 071 811 US		

SIGNATURE OF APPLICANT, ATTORNEY, OR AGENT			
Firm Name	BLAKELY, SOKOLOFF, TAYLOR & ZAFMAN, LLP 12400 Wilshire Boulevard, Seventh Floor, Los Angeles, CA 90025-1030		
Signature			
Printed name	James C. Scheller		
Date	7/11/2006	Reg. No.	31,195

CERTIFICATE OF MAILING			
I hereby certify that this correspondence is being deposited with the United States Postal Service on the date shown below with sufficient postage as first class mail in an envelope addressed to: Mail Stop PCT, Commissioner for Patents, P.O. Box 1450, Alexandria, VA 22313-1450.			
Signature			
Typed or printed name	Jessica Savage	Date	7/11/06

This collection of information is required by 37 CFR 1.5. The information is required to obtain or retain a benefit by the public which is to file (and by the USPTO to process) an application. Confidentiality is governed by 35 U.S.C. 122 and 37 CFR 1.11 and 1.14. This collection is estimated to 2 hours to complete, including gathering, preparing, and submitting the completed application form to the USPTO. Time will vary depending upon the individual case. Any comments on the amount of time you require to complete this form and/or suggestions for reducing this burden, should be sent to the Chief Information Officer, U.S. Patent and Trademark Office, U.S. Department of Commerce, P.O. Box 1450, Alexandria, VA 22313-1450. DO NOT SEND FEES OR COMPLETED FORMS TO THIS ADDRESS. SEND TO: MS PCT, Commissioner for Patents, P.O. Box 1450, Alexandria, VA 22313-1450.

If you need assistance in completing the form, call 1-800-PTO-9199 and select option 2.

РОСПАТЕНТ

**Федеральное государственное учреждение
«Федеральный институт
промышленной собственности
Федеральной службы по интеллектуальной
собственности, патентам и товарным знакам»
(ФГУ ФИПС)**

Бережковская наб., 30, корп. 1, Москва, Г-59, ГСП-5, 123995
Телефон 240-60-15. Телекс 114818 ПДЧ. Факс 234-30-58

**CERTIFIED COPY OF
PRIORITY DOCUMENT**

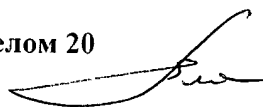
Наш № 20/12-259

«11» мая 2006 г.

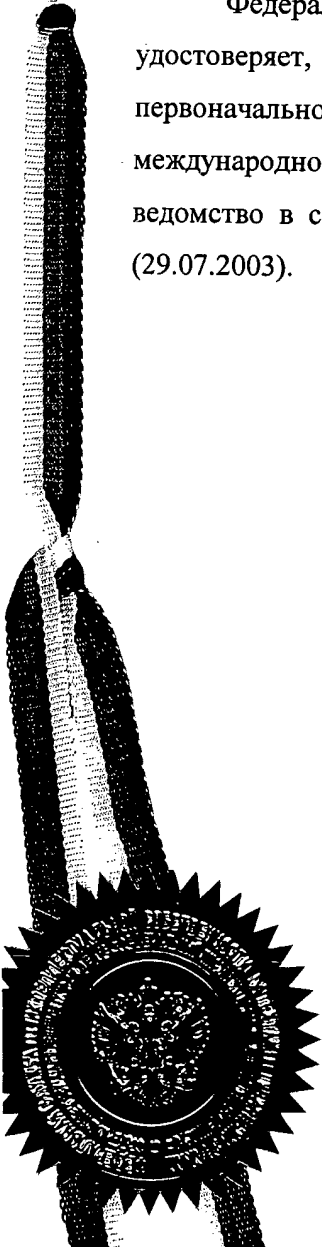
СПРАВКА

Федеральный институт промышленной собственности (далее - Институт) настоящим удостоверяет, что приложенные материалы являются точным воспроизведением первоначального заявления, описания, формулы, реферата и чертежей (если имеются) международной заявки № PCT/RU2003/00339, поданной в Институт как в Получающее ведомство в соответствии с Договором о патентной кооперации 29 июля 2003 года (29.07.2003).

И.О. заведующего отделом 20



Т.Ф.Владимирова



РСТ

ЗАЯВЛЕНИЕ

Нижеподписавшийся
просит рассматривать настоящую международную
заявку в соответствии с Договором о патентной
кооперации

Заполняется. получающим ведомством

РСТ/RU 0 3 / 0 0 3 3 9

Номер международной заявки

29 июля 2003 (29.07.2003)

Дата международной подачи

RO/RU

МЕЖДУНАРОДНАЯ ЗАЯВКА РСТ
PCT INTERNATIONAL APPLICATION
«Международная заявка РСТ»

№ дела заявителя или агента

(по желанию) (максимум 12 знаков)

ZZ446

Графа I НАЗВАНИЕ ИЗОБРЕТЕНИЯ A Method for Efficient Variable
Length Decoding

Графа II ЗАЯВИТЕЛЬ ☐ Данное лицо является также изобретателем

Имя и адрес: (Фамилия указывается перед именем, для юридического лица - полное уставное наименова-
ние. Адрес должен включать почтовый индекс и название страны. Если государство местожительства
ниже не будет указано, то таковым будет считаться страна указанного в данной графе адреса)

ZAKRYTOE AKTSIONERNOE OBSHESTVO INTEL
RU, 125252, Moscow, Sokol-10,
Business Center, Chapaevsky per., 14

Телефон №

Телефакс №

Телепринтер №

Регистрационный №
заявителя в Ведомстве

Государство (т.е. страна) гражданства:

RU

Государство (т.е. страна) местожительства:

RU

Данное лицо является
заявителем для:

☐

всех указанных
государств

☒

всех указанных
государств, кроме США

☐

только США

☐

государств, указанных в
дополнительной графе

Графа III ДРУГИЕ ЗАЯВИТЕЛИ И/ИЛИ (ДРУГИЕ) ИЗОБРЕТАТЕЛИ

Имя и адрес: (Фамилия указывается перед именем, для юридического лица - полное уставное наименова-
ние. Адрес должен включать почтовый индекс и название страны. Если государство местожительства
ниже не будет указано, то таковым будет считаться страна указанного в данной графе адреса)

PISAREVSKY Vadim
RU, 603950, Nizhny Novgorod,
Turgenev st., 30

Данное лицо является:

☐ только заявителем:☒ заявителем и изобретателем

☐ только изобретателем (если отмечен
этот бокс, то ниже заполнять
не требуется)

Регистрационный №
заявителя в Ведомстве

Государство (т.е. страна) гражданства:

RU

Государство (т.е. страна) местожительства:

RU

Данное лицо является
заявителем для:

☐

всех указанных
государств

☐

всех указанных
государств, кроме США

☒

только США

☐

государств, указанных в
дополнительной графе

☒

Другие заявители и/или (другие) изобретатели названы на листе продолжения

Графа IV АГЕНТ ИЛИ ОБЩИЙ ПРЕДСТАВИТЕЛЬ; ИЛИ АДРЕС ДЛЯ ПЕРЕПИСКИ

Указанное ниже лицо настоящим назначается (назначено) представлять
интересы заявителя(ей) в компетентных международных органах в качестве:

☒

агента

☐

общего
представителя

Имя и адрес: (Фамилия указывается перед именем, для юридического лица - полное уставное
наименование. Адрес должен включать почтовый индекс и название страны)

OBSHESTVO S OGRANICHENNOI OTVETSTVENNOSTJU
"SOJUZPATENT"

RU, 103735, Moscow, ul. Iliinka, 5/2

Телефон №

925-16-61

Телефакс № ПОЛУЧЕНО

924-95-40

Телепринтер № 9 июля 2003

Регистрационный №
агента в Ведомстве

Филиал № 20

☐

Адрес для переписки: Пометить этот бокс, если агент или общий представитель не назначаются (не назначены), а
указанный выше адрес используется только как специальный адрес для переписки

Графа III ДРУГИЕ ЗАЯВИТЕЛИ И/ИЛИ (ДРУГИЕ) ИЗОБРЕТАТЕЛИ*Если ни одна из следующих подграф не используется, этот лист не включается в заявление*

Имя и адрес: (Фамилия указывается перед именем, для юридического лица - полное уставное наименование. Адрес должен включать почтовый индекс и название страны. Если государство местожительства внизу не будет указано, то таким будет считаться страна указанного в данной графе адреса)

ZHELTOV Sergei
RU, 603950, Nizhny Novgorod,
Turgenev st., 30

Данное лицо является:

☐ только заявителем:☒ заявителем и изобретателем☐ только изобретателем (если отмечен этот бокс, то ниже заполнять не требуется)Регистрационный №
заявителя в Ведомстве

Государство (т.е. страна) гражданства: RU

Государство (т.е. страна) местожительства: RU

Данное лицо является заявителем для: ☐ всех указанных государств ☐ всех указанных государств, кроме США ☒ только США ☐ государств, указанных в дополнительной графе

Имя и адрес: (Фамилия указывается перед именем, для юридического лица - полное уставное наименование. Адрес должен включать почтовый индекс и название страны. Если государство местожительства внизу не будет указано, то таким будет считаться страна указанного в данной графе адреса)

IRHIN Alexandr
RU, 603950, Nizhny Novgorod
Turgenev st., 30

Данное лицо является:

☐ только заявителем:☒ заявителем и изобретателем☐ только изобретателем (если отмечен этот бокс, то ниже заполнять не требуется)Регистрационный №
заявителя в Ведомстве

Государство (т.е. страна) гражданства: RU

Государство (т.е. страна) местожительства: RU

Данное лицо является заявителем для: ☐ всех указанных государств ☐ всех указанных государств, кроме США ☒ только США ☐ государств, указанных в дополнительной графе

Имя и адрес: (Фамилия указывается перед именем, для юридического лица - полное уставное наименование. Адрес должен включать почтовый индекс и название страны. Если государство местожительства внизу не будет указано, то таким будет считаться страна указанного в данной графе адреса)

BRATANOV Stanislav
RU, 603950, Nizhny Novgorod,
Turgenev st., 30

Данное лицо является:

☐ только заявителем:☒ заявителем и изобретателем☐ только изобретателем (если отмечен этот бокс, то ниже заполнять не требуется)Регистрационный №
заявителя в Ведомстве

Государство (т.е. страна) гражданства: RU

Государство (т.е. страна) местожительства: RU

Данное лицо является заявителем для: ☐ всех указанных государств ☐ всех указанных государств, кроме США ☒ только США ☐ государств, указанных в дополнительной графе

Имя и адрес: (Фамилия указывается перед именем, для юридического лица - полное уставное наименование. Адрес должен включать почтовый индекс и название страны. Если государство местожительства внизу не будет указано, то таким будет считаться страна указанного в данной графе адреса)

Данное лицо является:

☐ только заявителем:☐ заявителем и изобретателем☐ только изобретателем (если отмечен этот бокс, то ниже заполнять не требуется)Регистрационный №
заявителя в Ведомстве

Государство (т.е. страна) гражданства:

Государство (т.е. страна) местожительства:

Данное лицо является заявителем для: ☐ всех указанных государств ☐ всех указанных государств, кроме США ☐ только США ☐ государств, указанных в дополнительной графе

☐ Другие заявители и/или (другие) изобретатели названы на другом листе для продолжения

Графа V УКАЗАНИЕ ГОСУДАРСТВ Пометьте нужные боксы ниже, должен быть отмечен как минимум один бокс

Настоящим делаются следующие указания в соответствии с правилом 4.9(a):

Региональный патент

- ☒ AP Патент ARIPO: GH Гана, GM Гамбия, KE Кения, LS Лесото, MW Малави, MZ Мозамбик, SD Судан, SL Сьерра-Леоне, SZ Свазиленд, TZ Объединенная Республика Танзания, UG Уганда, ZH Замбия, ZW Зимбабве, а также любое другое государство, являющееся Договаривающимся государством Протокола Хараре и PCT (если испрашивается иной вид охраны или статус, написать на пунктирной линии):
- ☒ EA Евразийский патент: AM Армения, AZ Азербайджан, BY Беларусь, KG Кыргызстан, KZ Казахстан, MD Республика Молдова, RU Российская Федерация, TJ Таджикистан, TM Туркменистан, а также любое другое государство, являющееся Договаривающимся государством Евразийской патентной конвенции и PCT
- ☒ EP Европейский патент: AT Австрия, BE Бельгия, CH и LI Швейцария и Лихтенштейн, CY Кипр, DE Германия, DK Дания, ES Испания, FI Финляндия, FR Франция, GB Великобритания, GR Греция, IE Ирландия, IT Италия, LU Люксембург, MC Монако, NL Нидерланды, PT Португалия, SE Швеция, TR Турция, а также любое другое государство, являющееся Договаривающимся государством Европейской патентной конвенции и PCT, SK Словения
- ☒ OA Патент OAPI: BF Буркина Фасо, BJ Бенин, CF Центральная Африканская республика, CG Конго, CI Кот д'Ивуар, CM Камерун, GA Габон, GN Гвинея, GQ Экваториальная Гвинея, GW Гвинея-Бисау, ML Мали, MR Мавритания, NE Нигер, SN Сенегал, TD Чад, TG Того а также любое другое государство, являющееся членом OAPI и Договаривающимся государством PCT (если испрашивается иной вид охраны или статус, написать на пунктирной линии):

Национальный патент (если испрашивается иной вид охраны или статус, написать на пунктирной линии):

- | | | |
|---|---|--|
| <input checked="" type="checkbox"/> AE Объединенные Арабские Эмираты | <input checked="" type="checkbox"/> GM Гамбия | <input checked="" type="checkbox"/> OM Оман |
| <input checked="" type="checkbox"/> AG Антигуа и Барбуда | <input checked="" type="checkbox"/> HR Хорватия | <input checked="" type="checkbox"/> NZ Новая Зеландия |
| <input checked="" type="checkbox"/> AL Албания | <input checked="" type="checkbox"/> HU Венгрия | <input checked="" type="checkbox"/> PH Филиппины |
| <input checked="" type="checkbox"/> AM Армения | <input checked="" type="checkbox"/> ID Индонезия | <input checked="" type="checkbox"/> PL Польша |
| <input checked="" type="checkbox"/> AT Австрия | <input checked="" type="checkbox"/> IL Израиль | <input checked="" type="checkbox"/> PT Португалия |
| <input checked="" type="checkbox"/> AU Австралия | <input checked="" type="checkbox"/> IN Индия | <input checked="" type="checkbox"/> RO Румыния |
| <input checked="" type="checkbox"/> AZ Азербайджан | <input checked="" type="checkbox"/> IS Исландия | <input checked="" type="checkbox"/> RU Российская Федерация |
| <input checked="" type="checkbox"/> BA Босния и Герцеговина | <input checked="" type="checkbox"/> JP Япония | |
| <input checked="" type="checkbox"/> BB Барбадос | <input checked="" type="checkbox"/> KE Кения | <input checked="" type="checkbox"/> SD Судан |
| <input checked="" type="checkbox"/> BG Болгария | <input checked="" type="checkbox"/> KG Кыргызстан | <input checked="" type="checkbox"/> SE Швеция |
| <input checked="" type="checkbox"/> BR Бразилия | <input checked="" type="checkbox"/> KP Корейская народно-демократическая республика | <input checked="" type="checkbox"/> SG Сингапур |
| <input checked="" type="checkbox"/> BY Беларусь | <input checked="" type="checkbox"/> KR Республика Корея | <input checked="" type="checkbox"/> SK Словакия |
| <input checked="" type="checkbox"/> BZ Белиз | <input checked="" type="checkbox"/> KZ Казахстан | <input checked="" type="checkbox"/> SL Сьерра-Леоне |
| <input checked="" type="checkbox"/> CA Канада | <input checked="" type="checkbox"/> LC Сент-Люсия | <input checked="" type="checkbox"/> TJ Таджикистан |
| <input checked="" type="checkbox"/> CH and LI Швейцария и Лихтенштейн | <input checked="" type="checkbox"/> LK Шри Ланка | <input checked="" type="checkbox"/> TM Туркменистан |
| <input checked="" type="checkbox"/> CN Китай | <input checked="" type="checkbox"/> LR Либерия | <input checked="" type="checkbox"/> TN Тунис |
| <input checked="" type="checkbox"/> CO Колумбия | <input checked="" type="checkbox"/> LS Лесото | <input checked="" type="checkbox"/> TR Турция |
| <input checked="" type="checkbox"/> CR Коста Рика | <input checked="" type="checkbox"/> LT Литва | <input checked="" type="checkbox"/> TT Тринидад и Тобаго |
| <input checked="" type="checkbox"/> CU Куба | <input checked="" type="checkbox"/> LU Люксембург | <input checked="" type="checkbox"/> TZ Танзания |
| <input checked="" type="checkbox"/> CZ Чешская республика | <input checked="" type="checkbox"/> LV Латвия | <input checked="" type="checkbox"/> UA Украина |
| <input checked="" type="checkbox"/> DE Германия | <input checked="" type="checkbox"/> MA Марокко | <input checked="" type="checkbox"/> UG Уганда |
| <input checked="" type="checkbox"/> DK Дания | <input checked="" type="checkbox"/> MD Республика Молдова | <input checked="" type="checkbox"/> US Соединенные Штаты Америки |
| <input checked="" type="checkbox"/> DM Доминика | <input checked="" type="checkbox"/> MG Малагаскар | <input checked="" type="checkbox"/> UZ Узбекистан |
| <input checked="" type="checkbox"/> DZ Алжир | <input checked="" type="checkbox"/> MK Бывшая Югославская республика Македония | <input checked="" type="checkbox"/> VN Вьетнам |
| <input checked="" type="checkbox"/> EC Эквадор | <input checked="" type="checkbox"/> MN Монголия | <input checked="" type="checkbox"/> YU Югославия |
| <input checked="" type="checkbox"/> EE Эстония | <input checked="" type="checkbox"/> MW Малави | <input checked="" type="checkbox"/> ZA Южная Африка |
| <input checked="" type="checkbox"/> ES Испания | <input checked="" type="checkbox"/> MX Мексика | <input checked="" type="checkbox"/> ZH Замбия |
| <input checked="" type="checkbox"/> FI Финляндия | <input checked="" type="checkbox"/> MZ Мозамбик | <input checked="" type="checkbox"/> ZW Зимбабве |
| <input checked="" type="checkbox"/> GB Великобритания | <input checked="" type="checkbox"/> NO Норвегия | |
| <input checked="" type="checkbox"/> GD Гренада | | |
| <input checked="" type="checkbox"/> GE Грузия | | |
| <input checked="" type="checkbox"/> GH Гана | | |

Боксы, зарезервированные для указания государств, которые стали участниками PCT после выпуска данного листа

<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>

Упоминание о предварительных указаниях: В дополнение к указаниям, сделанным выше, заявитель, в соответствии с правилом 4.9(b), делает также все указания, допустимые в соответствии с PCT, за исключением указания (указаний), приведенного в Дополнительной графе в качестве исключенных из данного упоминания, и заявляет, что эти дополнительные указания подлежат подтверждению, и что любое указание, не подтвержденное до истечения 15 месяцев с даты приоритета, должно считаться изъятым заявителем на момент истечения этого срока. (Подтверждение (включая оплату пошлины) должно быть представлено в получающее ведомство в пределах 15-месячного срока)

Графа VI ЗАЯВЛЕНИЕ НА ПРИОРИТЕТ

Настоящим заявляется приоритет следующей предшествующей заявки(ок):

Дата подачи предшествующей заявки (день/месяц/год)	Номер предшествующей заявки	Если предшествующая заявка является:		
		национальной заявкой: страна	региональной заявкой: региональное ведомство	международной заявкой: получающее ведомство
(1)				
(2)				
(3)				
(4)				
(5)				

☐ Последующие заявления на приоритет указаны в Дополнительной графе

Получающему ведомству поручается подготовить и направить в Международное бюро заверенную копию предшествующей заявки(заявок)(только в том случае, если предшествующая заявка(заявки) была подана в ведомство, которое для настоящей международной заявки является получающим ведомством), указанную выше как:

☐ все ☐ (1) ☐ (2) ☐ (3) ☐ (4) ☐ (5) ☐ другое, см. Дополнительную графу

*Если предшествующей заявкой является заявка АRIPО, то должна быть указана, по крайней мере, одна страна-участница Парижской конвенции по охране промышленной собственности или одна страна-член Всемирной Торговой Организации, в которую была подана ранняя заявка (правило 4.10(b)(ii)).....

Графа VII МЕЖДУНАРОДНЫЙ ПОИСКОВЫЙ ОРГАН

Выбор международного поискового органа (ISA) (если компетентными в проведении международного поиска являются два или более международных поисковых органа, указать выбранный поисковый орган; можно использовать двубуквенный код):

ISA / RU

Просьба об использовании результатов ранее проведенного поиска; ссылка на такой поиск (если поиск был уже проведен или запрошен у Международного поискового органа ранее):

Дата (день/месяц/год)

Номер

Страна (или региональное ведомство)

Графа VIII ДЕКЛАРАЦИИ

Данное заявление содержит следующие декларации (ниже отметить необходимые боксы и указать в правой колонке количество каждого типа деклараций):

Количество деклараций

- ☐ Графа VIII (i) Декларация об удостоверении личности изобретателя
- ☐ Графа VIII (ii) Декларация о правомочности заявителя на дату международной подачи подавать заявку и получать патент
- ☐ Графа VIII (iii) Декларация о правомочности заявителя на дату международной подачи на заявление о приоритете в случае, если он не является заявителем, подавшим предшествующую заявку
- ☐ Графа VIII (iv) Декларация об авторстве на изобретение для целей указания Соединенных Штатов Америки
- ☐ Графа VIII (v) Декларация о не наносящих ущерб раскрытиях или изъятиях из-за отсутствия новизны

Графа IX КОНТРОЛЬНЫЙ ПЕРЕЧЕНЬ; ЯЗЫК ПОДАЧИ

Настоящая международная заявка содержит:

(а) следующее количество листов на бумажном носителе:

заявление(включая декларации) : 5
 описание (исключая перечень последовательностей) : 17
 формула : 5
 реферат : 1
 чертежи : 3

Предварительное число листов : 31

часть описания с перечнем последовательностей (действительное число листов, представленных на бумажном носителе, независимо от представления в машиночитаемой форме; см. ниже пункт (b)) : 0

Общее число листов : 31

(b) перечень последовательностей представлен в машиночитаемой форме

(i) ☐ только (в соответствии с разделом 801(a)(i))(ii) ☐ как приложение к представленному на бумажном носителе(в соответствии с разделом 801(a)(ii))

Тип и количество носителей (дискета, CD-ROM, CD-R или другое), на котором представлен перечень последовательностей (дополнительно к указанному в пункте 9(ii) в правой колонке):

К настоящей международной заявке приложены следующие документы (ниже следует отметить соответствующие боксы и указать с права количество приложений каждого вида):

1. ☐ лист расчета пошлин
2. ☐ оригинал отдельной доверенности
3. ☐ оригинал генеральной доверенности
4. ☐ копия генеральной доверенности; ссылка на номер, если имеется:
5. ☐ разъяснения по поводу отсутствия подписи
6. ☐ приоритетный(ые) документ(ы), указанный в графе VI под №
7. ☐ перевод международной заявки на (язык)
8. ☐ информация о депонировании микроорганизмов или другого биологического материала
9. ☐ перечень последовательностей в машиночитаемой форме(указать тип и число носителей (дискета, CD-ROM, CD-R или иное))
 - (i) ☐ копия, представленная для целей международного поиска в соответствии с правилом 13 ter (и не являющаяся частью международной заявки)
 - (ii) ☐ (только в случае, если слева отмечены бокс(b)(i) или (b)(ii)) дополнительно представленная копия, если допустимо, копия для целей международного поиска в соответствии с правилом 13 ter
 - (iii) ☐ вместе с соответствующим представлением перечня последовательностей, как его заявление отмечено слева
10. ☐ иное (указать)

Кол-во
прило-
жений

Фигура чертежей, предлагаемая для публикации с рефератом: -

Язык подачи GB
международной заявки:

Графа X ПОДПИСЬ ЗАЯВИТЕЛЯ, АГЕНТА ИЛИ ОБЩЕГО ПРЕДСТАВИТЕЛЯ

Рядом с каждой подписью указать фамилию каждого подписавшего и указать, в каком качестве он подписал заявление (если это не очевидно из данных, приведенных в заявлении).

General Director
of OOO "Sojuzpatent"

Felitsyna S.B.

Заполняется получающим ведомством		2. Чертежи: <input checked="" type="checkbox"/> получены: <input type="checkbox"/> не получены:
1. Дата фактического получения международной заявки: 29 июля 2003 (29.07.2003)	3. Исправленная дата при более позднем, но своевременном получении страниц или чертежей, доукомплектовывающих предполагаемую международную заявку:	
4. Дата своевременного получения требуемых исправлений согласно статье 11(2) PCT:	5. Международный поисковый орган (если компетентны два и более): ISA/ RU	
6. <input type="checkbox"/> Направление копии для поиска задержано впредь до уплаты пошлины за поиск		

Заполняется Международным бюро

Дата получения регистрационного экземпляра
Международным бюро:

A Method for Efficient Variable Length Decoding

A portion of the disclosure of this patent document contains material that is subject to copyright protection. The copyright owner has no objection to the facsimile reproduction by anyone of the patent document or the patent disclosure, as it appears in the Patent and Trademark Office patent file or records, but otherwise reserves all copyright rights whatsoever.

BACKGROUND

1. FIELD

The present invention relates generally to decoding of variable-length codes, e.g., Huffman codes, and, more specifically, to a new decoding scheme based on multiple interconnected lookup tables.

2. DESCRIPTION

Entropy coding is a widely used data compression technique that many video and audio coding standards are based on. The theoretical basis of entropy coding states that a compression effect can be reached when the most frequently used data are coded with a fewer number of bits than the number of bits denoting the less frequently appearing data. This approach results in coded data streams composed of codes having different lengths.

There are a number of methods to form such variable length codes (VLC). One popular method uses a prefixed coding in which a code consists of a prefix that allows a decoding system to distinguish between different codes, and several significant bits representing a particular value (e.g., Huffman coding).

Another method may use postfix coding schemes where variable length bit patterns are appended to the significant bits.

As most coding standards employ Huffman codes and provide statically pre-coded VLC tables for motion picture coding (e.g., ISO/IEC 11172-2, Moving Pictures Experts Group (MPEG)-1 coding standard: Video; ISO/IEC 13818-2, MPEG-2 coding standard: Video; ISO/IEC 14496-2, MPEG-4 coding standard: Visual), it is not always true that the most probable data is coded with the shortest VLCs. Moreover, the probability distributions for particular video streams may have several peaks which means that there may be several code groups comprising VLCs of different lengths that are likely to appear. In this case the variable length decoding methods operating on theoretically predicted probability distributions may have lower performance as compared to methods that can be adapted to the actual VLC probabilities.

Therefore, a need exists for the capability to provide high speed decoding of variable length codes of different origin, in accordance with the actual frequency-to-code length distribution.

BRIEF DESCRIPTION OF THE DRAWINGS

The features and advantages of the present invention will become apparent from the following detailed description of the present invention in which:

Figure 1 is a diagram illustrating an exemplary variable length coding;

Figure 2 is a diagram illustrating relations between bits read from a bit stream, a bit set size, and tables containing decoded values, actual code length, references to another tables, and validity indicators; and

Figure 3 is a flow diagram illustrating the variable length decoding process in accordance with an embodiment of the present invention.

DETAILED DESCRIPTION

An embodiment of the present invention is a method for efficient decoding of variable length codes statically defined by a coding standard for a wide range of source data. The static definition implies that the source data may differ from the data used to compute statistical information for a particular standard, thus, the real probability distributions for variable length codes may vary from standard-defined values. According to the disclosed method, special data structures (or decoding tables) are created. A bit set size is associated with each decoding table. Each decoding table element contains a decoded value, actual code length, reference to another table (from the set of created tables), and a validity indicator for each bit combination that can be formed from the number of bits equal to the bit set size. An active decoding table is selected. Then the number of bits equal to the bit set size associated with the active decoding table is read from a bit stream. The active decoding table is indexed with the actual value of bits read to obtain the decoded value, actual code length, reference to another table, and validity indicator. The validity indicator is then checked to determine whether the decoded value obtained is valid. If the decoded value is indicated to be invalid, the decoding table that is referenced by the currently active table is selected to become active, and the decoding process continues. Otherwise, the bit stream is adjusted in accordance with the actual code length obtained and the bit set size associated with the decoding tables that were active during the decoding. The decoded value is then returned.

The disclosed method provides for the probability variance by enabling fast decoding of a VLC group, which is determined to contain the most probable codes. Though the determination is performed by means beyond the scope of the present invention, one embodiment may adjust the decoding tables and their associated bit set size based on the results of said determination.

Reference in the specification to "one embodiment" or "an embodiment" of the present invention means that a particular feature, structure or characteristic described in connection with the embodiment is included in at least one embodiment of the present invention. Thus, the appearances of the

phrase, "in one embodiment" appearing in various places throughout the specification are not necessarily all referring to the same embodiment.

Figure 1 is a diagram illustrating an exemplary variable length coding. As depicted by Figure 1, a coding scheme represented by table 10 may be comprised of several groups of variable length codes; each group assigned a probability value. Unlike other variable length decoding methods that assume the shortest codes to be the most probable, embodiments of the present invention operate on probability code groups rather than individual codes. This allows for a variance between standard-defined probability distributions and the actual distributions, as they appear, for example, in natural video streams. One embodiment of the present invention may form as many code groups as it may be necessary to span all probability distribution peaks in a manner that allows codes within a pre-defined neighborhood of a peak probability to comprise one group. In the example shown in Figure 1, the coding scheme 10 was divided into the following code groups: 1-, 3-, and 4-bit codes 12; 5- and 7-bit codes 14; and 8-bit codes 16.

Figure 2 is a diagram illustrating relations between bits read from a bit stream, a bit set size, and tables containing decoded values, actual code length, references to another tables, and validity indicators in accordance with an embodiment of the present invention. As depicted in the example of Figure 2, the first four bits of an example code 20 may be read from the bit stream in accordance with the bit set size associated with the initial decoding table 22. The actual value of the bits read may be used as an index to the decoding table. In one embodiment, the bit set size associated with a decoding table comprises a maximal number of bits used to index the decoding table. As the validity indicator obtained from the indexed entry indicates the decoded value to be invalid, the latter may be ignored along with the actual code size. The reference obtained from the same entry of the decoding table 22 may be used to select the next active table 24 for further decoding. The next three bits of the example code 20 may be read from the bit stream as the bit set size associated with the decoding table 24 equals 3 (in this example). The actual value of the bits read may be used as an index to the decoding table 24, where two entries describing the same VLC are reserved, because the actual bits read that

contain the VLC being decoded may also have trailing bits irrelevant to the current variable length code (one irrelevant bit of smaller font size in this example). As the validity indicator obtained from the indexed entry indicates the decoded value to be valid, the reference to another table may be ignored, and the decoded value and actual VLC size may be returned.

One skilled in the art will recognize various modifications that can be made to particular embodiments while staying within the spirit and scope of the present invention. For example, the actual code length stored in decoding tables may contain an absolute VLC length or a length relative to the bit set size of the currently active table. The validity indicator may be combined with the reference to another table as the two fields mutually exclude each other. And finally, all decoding table elements may be packed into one machine word if their size allows it.

Figure 3 is a flow diagram illustrating the variable length decoding process in accordance with an embodiment of the present invention.

At block 100, a set of decoding tables may be created. The tables should comply with the above described requirements regarding probability grouping. Then, at block 102, the initial table may be selected. The number of bits equal to the bit set size associated with the currently selected table may be read from the bit stream at block 104. The actual value of the bits read may be used to index the currently active table at block 106 in order to obtain a decoded value, actual bit length, reference to another table, and validity indicator. Then, at block 108, the validity indicator is checked to determine whether the decoded value obtained is valid. If the decoded value is indicated to be invalid, the decoding table that is referenced by the currently active table is selected to become active at block 114, and the control is passed to block 104. Otherwise, when the decoded value is indicated to be valid, the bit stream is adjusted at block 110 in accordance with the actual code length obtained and with the bit set size associated with the decoding tables that were active during the decoding, i.e., the trailing bits that are not part of the decoded VLC are made accessible for future bit stream operations. The decoded value is then returned at block 112.

For an exemplary embodiment of the present invention implemented in the C and Assembler programming languages, refer to Appendix A. This example is non-limiting and one skilled in the art may implement the present invention in other programming languages without departing from the scope of the claimed invention.

The techniques described herein are not limited to any particular hardware or software configuration; they may find applicability in any computing or processing environment. The techniques may be implemented in logic embodied in hardware, software, or firmware components, or a combination of the above. The techniques may be implemented in programs executing on programmable machines such as mobile or stationary computers, personal digital assistants, set top boxes, cellular telephones and pagers, and other electronic devices, that each include a processor, a storage medium readable by the processor (including volatile and non-volatile memory and/or storage elements), at least one input device, and one or more output devices. Program code is applied to the data entered using the input device to perform the functions described and to generate output information. The output information may be applied to one or more output devices. One of ordinary skill in the art may appreciate that the invention can be practiced with various computer system configurations, including multiprocessor systems, minicomputers, mainframe computers, and the like. The invention can also be practiced in distributed computing environments where tasks may be performed by remote processing devices that are linked through a communications network.

Each program may be implemented in a high level procedural or object oriented programming language to communicate with a processing system. However, programs may be implemented in assembly or machine language, if desired. In any case, the language may be compiled or interpreted.

Program instructions may be used to cause a general-purpose or special-purpose processing system that is programmed with the instructions to perform the operations described herein. Alternatively, the operations may be performed by specific hardware components that contain hardwired logic for performing the operations, or by any combination of programmed computer components and custom hardware components. The methods described

herein may be provided as a computer program product that may include a machine readable medium having stored thereon instructions that may be used to program a processing system or other electronic device to perform the methods. The term "machine readable medium" used herein shall include any medium that is capable of storing or encoding a sequence of instructions for execution by the machine and that cause the machine to perform any one of the methods described herein. The term "machine readable medium" shall accordingly include, but not be limited to, solid-state memories, optical and magnetic disks, and a carrier wave that encodes a data signal. Furthermore, it is common in the art to speak of software, in one form or another (e.g., program, procedure, process, application, module, logic, and so on) as taking an action or causing a result. Such expressions are merely a shorthand way of stating the execution of the software by a processing system cause the processor to perform an action or produce a result.

While this invention has been described with reference to illustrative embodiments, this description is not intended to be construed in a limiting sense. Various modifications of the illustrative embodiments, as well as other embodiments of the invention, which are apparent to persons skilled in the art to which the invention pertains are deemed to lie within the spirit and scope of the invention.

APPENDIX A

© 2002 Intel Corporation

GetVLC function (Assembler)

InitTable function ("C")

Input table ("C") and initial Huffman table (text)

Bit stream structure ("C")

Initial Huffman code table

```

/*
Codes          Vector differences
1              0
010            1
011            -1
0010           2
0011           -2
00010          3
00011          -3
0000110        4
0000111        -4
00001010       5
00001011       -5
00001000       6
00001001       -6
00000110       7
00000111       -7
0000010110     8
0000010111     -8
0000010100     9
0000010101     -9
0000010010     10
0000010011     -10
00000100010    11
00000100011    -1
00000100000    12
00000100001    -12
00000011110    13
00000011111    -13
00000011100    14
00000011101    -14
00000011010    15
00000011011    -15
00000011000    16
00000011001    -16
00000010110    17

```

00000010111	-17
00000010100	18
00000010101	-18
00000010010	19
00000010011	-19
00000010000	20
00000010001	-20
*/	

Packed code/value table containing
information on prefix length and
significant bit number

```
static const long exTable[] =
{
    13, /* max bits */
    3,  /* total subtables */
    5, 5, 3, ///3, 5, 5, /* subtable sizes */

    1, /* 1-bit codes */
    0x00010000,

    0, /* 2-bit codes */

    2, /* 3-bit codes */
    0x00020001, 0x0003ffff,

    2, /* 4-bit codes */
    0x00020002, 0x0003fffe,

    2, /* 5-bit codes */
    0x00020003, 0x0003fffd,

    0, /* 6-bit codes */

    2, /* 7-bit codes */
    0x00060004, 0x0007fffc,

    6, /* 8-bit codes */
    0x000a0005, 0x000bffffb, 0x00080006, 0x0009ffffa,
    0x00060007, 0x0007ffff9,

    0, /* 9-bit codes */

    6, /* 10-bit codes */
    0x00160008, 0x0017ffff8, 0x00140009, 0x0015ffff7,
    0x0012000a, 0x0013ffff6,
```



```

    28, /* 11-bit codes */
    0x0022000b, 0x0023ffff5, 0x0020000c, 0x0021ffff4,
    0x001e000d, 0x001fffff3, 0x001c000e, 0x001dffff2,
    0x001a000f, 0x001bffff1, 0x00180010, 0x0019ffff0,
    0x00160011, 0x0017ffef, 0x00140012, 0x0015ffef,
    0x00120013, 0x0013ffed, 0x00100014, 0x0011ffec,
    0x000e0015, 0x000ffffeb, 0x000c0016, 0x000dffa,
    0x000a0017, 0x000bffe9, 0x00080018, 0x0009ffe8,

```

```

    12, /* 12-bit codes */
    0x000e0019, 0x000ffffe7, 0x000c001a, 0x000dffe6,
    0x000a001b, 0x000bffe5, 0x0008001c, 0x0009ffe4,
    0x0006001d, 0x0007ffe3, 0x0004001e, 0x0005ffe2,

```

```

    4, /* 13-bit codes */
    0x0006001f, 0x0007ffe1, 0x00040020, 0x0005ffe0,
    -1 /* end of table */
};

```

Bit Stream structures

```

typedef struct _MplDataBuf
{
    unsigned char *data;
    long          data_len;
    long          data_offset;
} MplDataBuf;

typedef struct _MplBitStream
{
    long          bit_ptr;           // Buffer bit pointer
    (31-0)

    MplDataBuf    *data_buf;        // Pointer to data and
    its size

    unsigned long *start_data;      // Internal bitsream
    pointers
    unsigned long *end_data;
    unsigned long *current_data;

    FILE          *fd;              // Input or output
    file

    jmp_buf        exit_point;      // Exit point to
    handle incorrect vlc codes
} MplBitStream;

```

```

#define DATA_BUFFER_SIZE          1*1024*1024

unsigned long bit_mask[33] =
{
    0x00000000,
    0x00000001, 0x00000003, 0x00000007, 0x0000000f,
    0x0000001f, 0x0000003f, 0x0000007f, 0x000000ff,
    0x000001ff, 0x000003ff, 0x000007ff, 0x00000fff,
    0x00001fff, 0x00003fff, 0x00007fff, 0x0000ffff,
    0x0001ffff, 0x0003ffff, 0x0007ffff, 0x000fffff,
    0x001fffff, 0x003fffff, 0x007fffff, 0x00ffffff,
    0x01fffff, 0x03fffff, 0x07fffff, 0x0ffffff,
    0x1fffff, 0x3fffff, 0x7fffff, 0xfffff
};

```

Function to form internal VLC table

```

typedef unsigned long VLCDecodeTable;

static VLCDecodeTable* CreateVLCDecodeTable(const long
*src_table, VLCDecodeTable *table, long *table_size, long
cyr_size)
{
    long i, k, n, m, p, ncodes;
    long max_bits, vlc_flag;
    long table_offset;
    long max_tables;
    long tables_bits[32];
    long totalbits, filled_bits;
    long vm4_vlc_code_mask, vm4_vlc_data_mask, vm4_vlc_shift;

    max_bits    = *src_table++;

    vlc_flag    = max_bits & VM4_VLC_LEN_FLAG;
    max_bits    = max_bits & VM4_VLC_LEN;

    max_tables  = *src_table++;
    totalbits   = 0;
    for(i = 0; i < max_tables; i++)
    {
        tables_bits[i] = *src_table++;
        totalbits      += tables_bits[i];
    }
    if(totalbits != max_bits) return 0;

    table_offset = (1 << (tables_bits[0] + 1)) + 1;
    assert(table_offset + cyr_size < VLC_STORAGE_SIZE);

```

```

table[0] = tables_bits[0];

switch(vlc_flag)
{
case VM4_VLC_20:
    vm4_vlc_code_mask = 0xfffff000;
    vm4_vlc_data_mask = 0x00000fff;
    vm4_vlc_shift      = 12;
    break;
case VM4_VLC_24:
    vm4_vlc_code_mask = 0xfffffff0;
    vm4_vlc_data_mask = 0x000000ff;
    vm4_vlc_shift      = 8;
    break;
default:
    vm4_vlc_code_mask = 0xffff0000;
    vm4_vlc_data_mask = 0x0000ffff;
    vm4_vlc_shift      = 16;
    break;
}
for(k = 1; k <= tables_bits[0]; k++)
{
    long shift      = tables_bits[0] - k;
    long fill_codes = 1 << (shift + 1);
    ncodes = *src_table++;

    for(i = 0; i < ncodes; i++)
    {
        long offset;
        long data, code;

        code = (((*src_table) & vm4_vlc_code_mask)
>>. vm4_vlc_shift);
        data = (signed short)((*src_table++) &
vm4_vlc_data_mask);
        assert(data != VM4_VLC_FORBIDDEN);
        offset = (code << (shift + 1)) + 1;

        for(n = 0; n < fill_codes; n += 2)
        {
            table[offset + n]      = k;
            table[offset + n + 1] = data;
        }
    }
}
filled_bits = tables_bits[0];
m = 1;

while(max_bits > filled_bits)
{
    for(k = filled_bits + 1; k <= filled_bits +
tables_bits[m]; k++)

```

```

{
    long shift      = filled_bits + tables_bits[m]
- k;
    ncodes = *src_table++;

    for(i = 0; i < ncodes; i++)
    {
        long offset, idx;
        long data, code;
        long mask, shift_idx;

        code = (((*src_table) &
vm4_vlc_code_mask) >> vm4_vlc_shift);
        data = (signed short)((*src_table++) &
vm4_vlc_data_mask);
        assert(data != VM4_VLC_FORBIDDEN);
        offset = 0;
        shift_idx = 0;

        for(p = 0; p < m; p++)
        {
            long sbits, ssize;
            shift_idx += tables_bits[p];
            sbits = tables_bits[p+1];
            ssize = (1 << (sbits + 1)) + 1;
            idx = (((code >> (k - shift_idx)) &
((1 << tables_bits[p]) - 1)) << 1)
+ 1;

            if(table[idx+offset] ==
VM4_VLC_FORBIDDEN)
            {
                table[idx + offset] = 0;
                table[idx + offset + 1] =

table_offset;

                offset = table_offset;

                table[table_offset] = sbits;
                table_offset += ssize;
                assert(table_offset + cyr_size <
VLC_STORAGE_SIZE);
            }
            else
            {
                offset = table[idx+offset+1];
            }
        }
        mask = (1 << (k - shift_idx)) - 1;
        code = code & mask;
        offset += ((code & ((1 << tables_bits[m]) -
1)) << (shift+1)) + 1;
    }
}

```

```

        for(n = 0; n < (1<<(tables_bits[m]-
k+filled_bits+1)); n += 2)
        {
            assert((table[offset + n] ==
VM4_VLC_FORBIDDEN) && (table[offset + n +
1] == VM4_VLC_FORBIDDEN));
            table[offset + n] = k -
filled_bits;
            table[offset + n + 1] = data;
        }
    }
    filled_bits += tables_bits[m++];
}
*table_size = table_offset;
assert(*src_table == -1);
return (VLCDecodeTable*)table;
}

```

Function to decode VLC (Assembler)

```

.686
.xmm
xmmword textequ <qword>
mmword    textequ <qword>
.model    FLAT

MplDataBuf    struc        4t
data          dd    ?
data_len      dd    ?
data_offset   dd    ?
MplDataBuf    ends

MplBitStream   struc        4t
bit_ptr        dd    ?    ;;; Buffer bit pointer (31-0)

data_buf       dd    ?    ;;; Pointer to data and its size

start_data     dd    ?    ;;; Internal bitsream pointers
end_data       dd    ?
current_data    dd    ?

fd             dd    ?    ;;; Input or output file

exit_point     dd    ?    ;;; Exit point to handle
incorrect vlc codes

```

```

MplBitStream ends

_TEXT segment

    extrn _longjmp:near

;;; unsigned long asmbsGetVLC (MplBitStream *bsm, const
VLCDecodeTable *vlcTable)

_asmbsGetVLC proc near
    sizeof_locals equ 14h
    ws equ esp - 04h

    bsm equ dword ptr [eax + 04h]
    table equ dword ptr [eax + 08h]

    mov eax,esp
    sub esp,sizeof_locals
    and esp,0fffffff0h
    push eax
    mov [ws],esi
    mov [ws + 04h],edi
    mov [ws + 08h],ecx
    mov [ws + 0ch],ebx
    mov [ws + 10h],ebp
    mov esi,bsm
    mov edi,table
    sub ebp,ebp                ;;; ebp == val

do_while_loop:

    mov ebx,MplBitStream.current_data[esi]
    mov eax,[ebx]
    mov edx,[ebx + 4]          ;;; eax:edx = bitstream data

    mov ebx,[edi + ebp * 4]
    mov ecx,MplBitStream.bit_ptr[esi]
    sub ecx,ebx
    js negative_ptr            ;;; not taken

positive_ptr:
    mov MplBitStream.bit_ptr[esi],ecx
    inc ecx
    shr eax,cl
    and eax,bit_mask[ebx * 4]  ;;; eax = data

decode:
    lea eax,[eax * 2 + ebp + 1] ;;; eax = pos
    mov ebp,[edi + eax * 4 + 4] ;;; ebp = val
    mov ecx,ebx
    sub ecx,[edi + eax * 4] ;;; ecx = unget_bits
    sub ebx,ecx

```

```

        jz    do_while_loop        ;;; if code_len == 0 ;;;
taken

        cmp    ebp,7defh
        jz     error_handler        ;;; not taken
        mov    eax,ebp

        mov    ebx,MplBitStream.bit_ptr[esi]
        add    ebx,ecx
        test   ebx,60h
        jnz    unget_more

almost_exit:
        mov    MplBitStream.bit_ptr[esi],ebx
exit:
        mov    esi,[ws]
        mov    edi,[ws + 04h]
        mov    ecx,[ws + 08h]
        mov    ebx,[ws + 0ch]
        mov    ebp,[ws + 10h]
        mov    esp,[esp]
        ret

negative_ptr:
        add    ecx,20h
        mov    MplBitStream.bit_ptr[esi],ecx
        add    MplBitStream.current_data[esi],04h
        lea    ecx,[ecx + ebx - 3fh]
        neg    ecx                ;;; ecx = 31 - (bitptr' + nbit)
        shld   eax,edx,cl
        mov    ecx,20h
        sub    ecx,ebx
        shr    eax,cl                ;;; eax = data
        jmp    decode                ;;; taken

unget_more:
        sub    ebx,20h
        sub    MplBitStream.current_data[esi],04h
        jmp    almost_exit

error_handler:
        push   -1
        lea    edx,MplBitStream.exit_point[esi]
        push   edx
        call   _longjmp
        ;;; no return here
        int    00h

_asmbsGetVLC    endp

_TEXT    ends

_DATA    segment

```

```
bit_mask dd 00000000h
          dd 00000001h, 00000003h, 00000007h, 0000000fh
          dd 0000001fh, 0000003fh, 0000007fh, 000000ffh
          dd 000001ffh, 000003ffh, 000007ffh, 00000fffh
          dd 00001fffh, 00003fffh, 00007fffh, 0000ffffh
          dd 0001ffffh, 0003ffffh, 0007ffffh, 00ffffffh
          dd 001fffffh, 003fffffh, 007fffffh, 0fffffffh
          dd 01fffffhh, 03fffffhh, 07fffffhh, 0fffffffh
          dd 1fffffhh, 3fffffhh, 7fffffhh, 0fffffffh
_DATA     ends
         end
```


CLAIMS

What is claimed is:

1. In a system for decoding variable length codes in a bit stream, a method comprising:

- creating a set of data structures;
- selecting an active data structure;
- retrieving a bit set size associated with the active data structure;
- reading a number of bits equal to the bit set size from the bit stream; and
- obtaining, from the active data structure, in accordance with an actual value of the bits read from the bit stream, a decoded value, actual code length, reference to another data structure, and validity indicator associated with a variable length code.

2. The method of claim 1, wherein selecting the active data structure, retrieving the bit set size, reading the number of bits, and obtaining the decoded value, actual code length, reference to another data structure, and validity indicator are repeated until the decoded value is indicated to be valid.

3. The method of claim 1, wherein each data structure, from the set of data structures, comprises a memory area containing the decoded value, actual code length, reference to another data structure, and validity indicator for each bit combination that can be formed from the number of bits equal to the bit set size.

4. The method of claim 1, wherein selecting the active data structure comprises making one predefined data structure from the set of data structures accessible for future operations when the decoding process is initiated.

5. The method of claim 1, wherein selecting the active data structure further comprises making a data structure referenced by the data structure that is currently in use accessible for future operations.

6. The method of claim 1, wherein the bit set size associated with the active data structure comprises the maximal number of bits used to index the active data structure.

7. The method of claim 1, wherein the reference to another data structure comprises enabling further identification and access to a selected data structure of the set of data structures.

8. The method of claim 1, wherein the validity indicator indicates whether the decoded value is valid.

9. The method of claim 1, further comprising returning excess bits to the bit stream when the actual code length is less than the bit set size of all data structures referenced during decoding of the variable length code.

10. The method of claim 9, wherein returning excess bits further comprises adjusting a bit stream pointer to allow the bits of the bit stream to be further processed on decoding of a next variable length code.

11. An article comprising: a machine accessible medium having a plurality of machine readable instructions, wherein when the instructions are executed by a processor, the instructions provide for decoding of variable length codes in a bit stream by

creating a set of data structures;

selecting an active data structure;

retrieving a bit set size associated with the active data structure;

reading a number of bits equal to the bit set size from the bit stream; and

obtaining, from the active data structure, in accordance with an actual value of the bits read, a decoded value, actual code length, reference to another data structure, and validity indicator associated with a variable length code.

12. The article of claim 11, wherein instructions for selecting the active data structure, retrieving the bit set size, reading the number of bits, obtaining the decoded value, actual code length, reference to another data structure, and validity indicator are repeated until the decoded value is indicated to be valid.

13. The article of claim 11, wherein each data structure, from the set of data structures, comprises a memory area containing the decoded value, actual code length, reference to another data structure, and validity indicator for each bit combination that can be formed from the number of bits equal to the bit set size.

14. The article of claim 11, wherein instructions for selecting the active data structure comprise instructions for making one predefined data structure from the set of data structures accessible for future operations when the decoding process is initiated.

15. The article of claim 11, wherein instructions for selecting the active data structure further comprise instructions for making a data structure referenced by the data structure that is currently in use accessible for future operations.

16. The article of claim 11, wherein the bit set size associated with the active data structure comprises the maximal number of bits used to index the active data structure.

17. The article of claim 11, wherein the reference to another data structure comprises enabling further identification and access to a selected data structure of the set of data structures.

18. The article of claim 11, wherein the validity indicator indicates whether the decoded value is valid.

19. The article of claim 11, further comprising instructions for returning excess bits to the bit stream when the actual code length is less than the bit set size of all data structures referenced during decoding of the variable length code.

20. The article of claim 19, wherein instructions for returning excess bits further comprise instructions for adjusting a bit stream pointer to allow the bits of the bit stream to be further processed on decoding of a next variable length code.

21. A system for decoding variable length prefix codes in a bit stream, comprising:

- logic to create a set of data structures;
- logic to select an active data structure;
- logic to retrieve a bit set size associated with the active data structure;
- logic to read a number of bits equal to the bit set size from the bit stream;
- and

- logic to obtain, from the active data structure, in accordance with an actual value of the bits read, a decoded value, actual code length, reference to another data structure, and validity indicator associated with a variable length code.

22. The system of claim 21, wherein logic to select the active data structure, retrieve the bit set size, read the number of bits, obtain the decoded value, actual code length, reference to another data structure, and validity indicator is activated repeatedly until the decoded value is indicated to be valid.

23. The system of claim 21, wherein each data structure, from the set of data structures, comprises a memory area containing the decoded value, actual code length, reference to another data structure, and validity indicator for

each bit combination that can be formed from the number of bits equal to the bit set size.

24. The system of claim 21, wherein logic to select the active data structure comprises logic to make one predefined data structure from the set of data structures accessible for future operations when the decoding process is initiated.

25. The system of claim 21, wherein logic to select the active data structure further comprises logic to make a data structure referenced by the data structure that is currently in use accessible for future operations.

26. The system of claim 21, wherein the bit set size associated with the active data structure comprises the maximal number of bits used to index the active data structure.

27. The system of claim 21, wherein the reference to another data structure comprises means for enabling further identification and access to one data structure of the set of data structures.

28. The system of claim 21, wherein the validity indicator comprises means for determining whether the decoded value is valid.

29. The system of claim 21, further comprising logic to return excess bits to the bit stream when the actual code length is less than the bit set size of all data structures referenced during decoding of the variable length code.

30. The system of claim 29, wherein logic to return excess bits further comprises logic to adjust a bit stream pointer in a way that allows the bits of the bit stream to be further processed on decoding of a next variable length code.

ABSTRACT OF THE DISCLOSURE

Embodiments of the present invention perform efficient decoding of variable length codes statically defined by a coding standard for a wide range of source data. According to the disclosed method, special data structures (decoding tables) are created. A bit set size is associated with each decoding table. Each decoding table contains a decoded value, actual code length, reference to another table (from the set of created tables), and validity indicator for each bit combination that can be formed from the number of bits equal to the bit set size. An active decoding table is selected. Then the number of bits equal to the bit set size associated with the active decoding table is read from a bit stream. The active decoding table is indexed with the actual value of bits read to obtain the decoded value, actual code length, reference to another table, and validity indicator. The validity indicator is then checked to determine whether the decoded value obtained is valid. If the decoded value is indicated to be invalid, the decoding table that is referenced by the currently active table is selected to become active, and the decoding process continues. Otherwise, the bit stream is adjusted in accordance with the actual code length obtained and the bit set size associated with the decoding tables that were active during the decoding. The decoded value is then returned.

1/3

10

VARIABLE LENGTH CODES				VALUES
1-4 BIT CODES 12	1			0
	010			1
	011			-1
	0010			2
	0011			-2
5-7 BIT CODES 14	0001	0		3
	0001	1		-3
	0000	100		4
	0000	101		5
	0000	110		6
	0000	111		-4
8- BIT CODES 16	0000	010	0	7
	0000	010	1	8

Fig. 1

2/3

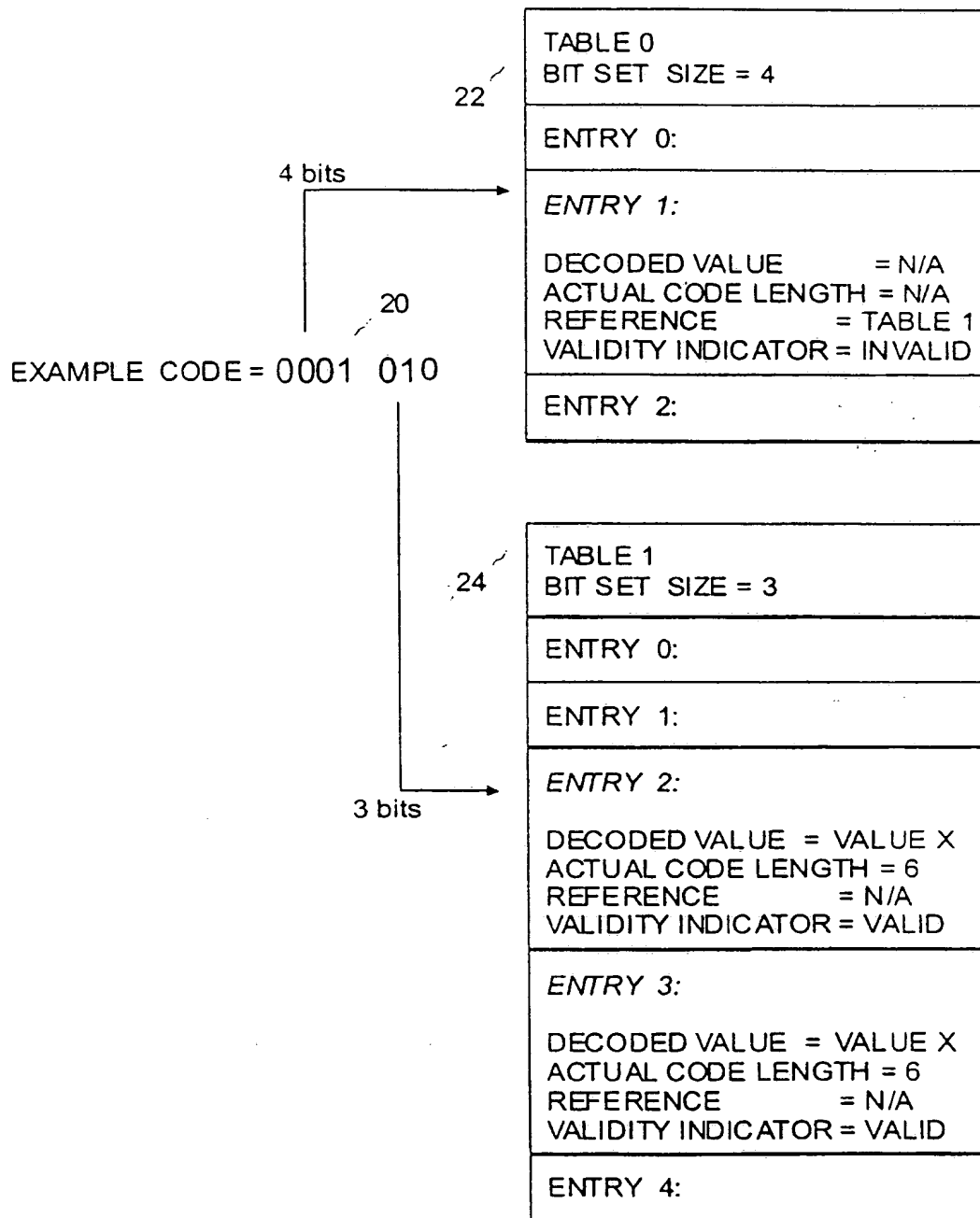


Fig. 2

3/3

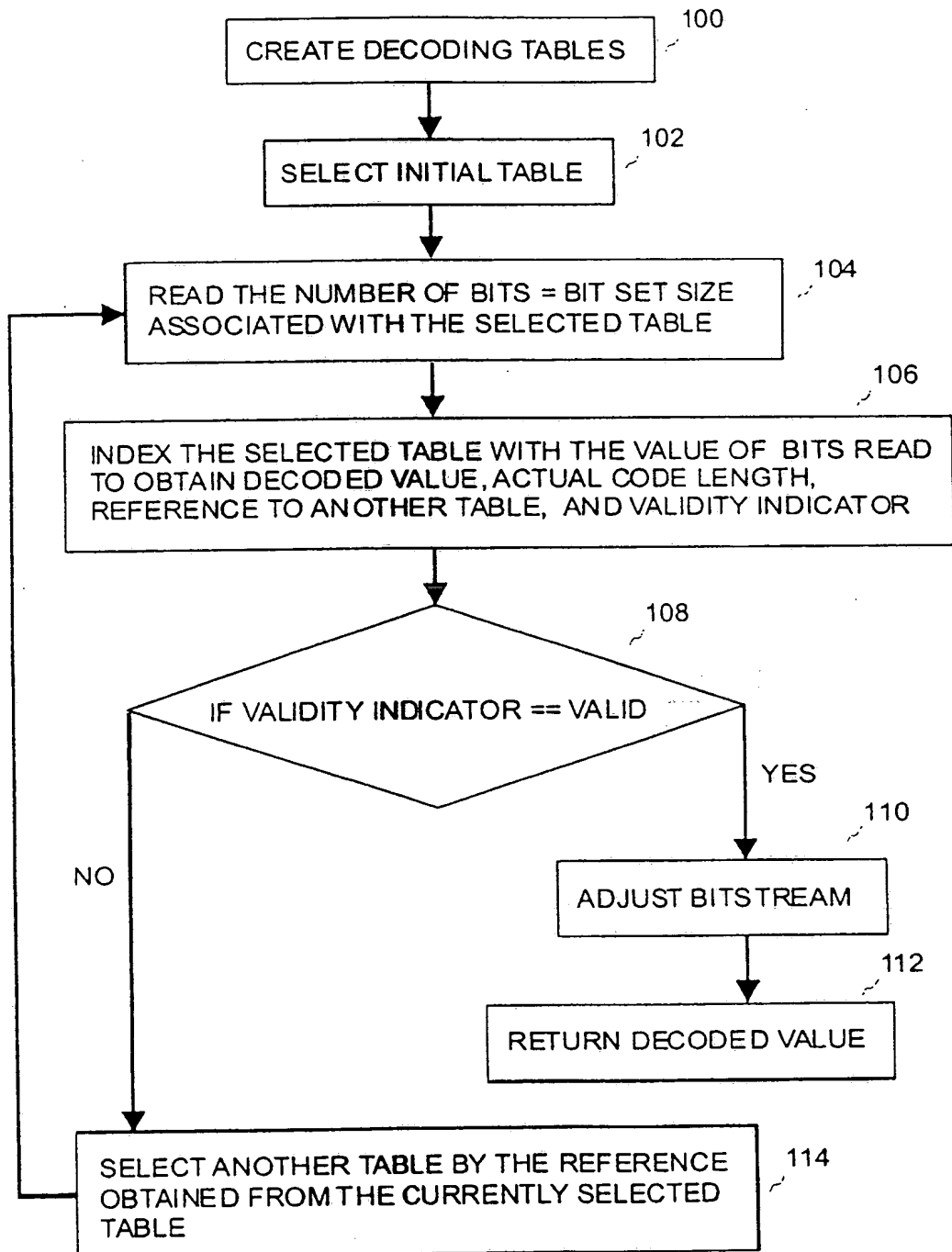


Fig. 3